TAIYO YUDEN

TAIYO YUDEN Component Library for Cadence PSpice (Standard Model)

インストールマニュアル

* コンポーネントライブラリのインストール方法 (P3)

* コンポーネントライブラリの使用方法 (P4-P5)

* OrCAD でライブラリを使用する方法 (P6-P11)



コンポーネントライブラリのインストール方法

Step 1. "PS_STD_TY**.zip"を解凍します。

Step 2. 解凍したフォルダから使用したいアイテムのネットリストファイル(.lib)を任意のフォルダにコピーしてインストールは完了です。

*1 シンボルファイル(.OLB)は OrCAD でシミュレーションを行うためのものです。 OrCAD でのシンボルファイル(.OLB)のご利用については P6-P11 をご参照ください。





Step 1. 解析に使用するアイテムのライブラリを、解析対象のネットリスト内に記述します。





*2 ネットリストの記述方法についてはPSpiceのマニュアルを参照してください。

コンポーネントライブラリの使用方法

Step 2. Windows のコマンドプロンプト等からネットリストの解析を行ってください。

🚾 วรุงที่ วัดประวัท		×
Microsoft Windows [Version 10.0.19045.5011] (c) Microsoft Corporation. All rights reserved.		^
C:¥Users¥ >C:¥Cadence¥SPB_17.2¥tools¥bin¥psp_cmd.exe C:¥Users¥ ¥Documents¥OrCAD¥Samp	le.cir	
**** PSpice 17.2.0 (March 2016) ****		
Simulation complete.		
C:¥Users¥ 1000000 >		
		~

Step 1. コンポーネントライブラリを解凍したフォルダから使用したいアイテムの ネットリストファイル(.lib)とシンボルファイル(.OLB)を任意のフォルダに コピーします。



Step 2. OrCAD Capture を起動し、任意のプロジェクトを新規作成、または開きます。 Step 3. プロジェクトツリーの Library を右クリックし、ファイルの追加を選択します。

Ľ	.	DrCA	D Ca	aptun	e												
1	771	(JJ)(F)	・デ	ザイ:	ע(D)	編	集(E) 쿺	₹示()	V) '	ツール	/(T)	酌	置(P)	SI	解析	(N)
		Þ		2	X	٥	Ĉ	9	¢					\sim	9	٩,	Ø,
					\sim	N	N		M	R	A	ß	R	Ø	Įy	Ô	Į
	X		-) magent			₿-		Þ	Ĩ		>				
Sample.opj																	
ľ	100	C:¥U	lse rs	s¥		¥C	Docu	ment	ts¥O	rCAE	D¥Sa	🖸				X	
						An	alog	or N	lixed	A/D	I						
I	🗀 File 🍕 Hierarchy																
	□□□ Design Resources □□□□ Library □□□ Library □□□ Outputs □□□ PSpice Resource 名前を付けて保存(A)																

Step 4. Step 1 で準備したシンボルファイル(.OLB)を選択し、シンボルファイルを 登録します。

🎇 Add File to Proj	ect Folder – Library		×
ファイルの場所(<u>I</u>):	CrCAD	✓ ③ Ø ▷ □]▼
ウイック アクセス デスクトップ デスクトップ ライブラリ PC シットワーク	名前 (1) (1) (1) (1) (1) (1) (1) (1) (1) (1)	更新日時	種類 OLB ファイル S
	~	キャンセル	

Step 5. メニューバーから PSpice > シミュレーションプロファイルの編集 を選択します。

👪 OrCAD Capture						
ファイル(F) デザイン(D) 編集(E) 表示(V) ツール(T) 配置(P) SI 解析(N) <mark>PSpice</mark> Accessories オプション(O) ウィンドウ(W)					
📔 🗁 🕞 鑸 🕍 🗊 💼 🤣 🦿	成(N)					
	F					
	F11					
🧰 🕌 🐺 💬 🕶 🖶 🝓 📑 🐨 🦆 箥 🌠 🖻 📑 🖷 🗄 🗟 🔤 シミュレーション結果の表示(V)	F12					
Ell Sample opi 出力ファイルを表示(W)						
[15] Sampletopy アクティブイ比(A)						
■ C:¥Users¥ ¥Documents¥OrCAD¥Sa □ □ ★ 選択したプロファイルを解析(S)	選択したプロファイルを解析(<u>S</u>)					
Analog or Mixed A/D Advanced Analysis	Advanced Analysis					
File ^電 。Hierarchy ネットリストを作成(C)	ネットリストを作成(C)					
Line Design Resources ネットリストを表示(I)	ネットリストを表示(I)					
ー <u>Library</u> マーカのリスト(<u>L</u>)	マーカのリスト(<u>L</u>)					
Police Resources						

- Step 6. コンフィグレーションファイルのタブを選択します。
- Step 7. カテゴリ欄で Library を選択します。
- Step 8. ファイル名欄で使用するアイテムのライブラリ(.lib)を選択します。

Step 9. デザインに登録、OK の順にボタンを押し、ライブラリ(.lib)を登録します。



- Step 10. 回路図を開き、Part アイコンを選択します。
- Step 11. Place Part ウィンドウのライブラリ欄で使用するアイテムのライブラリを 選択します。
- Step 12. パーツリスト欄に表示されたアイテムをダブルクリックして回路図に配置します。
- Step 13. 回路図が完成したらシミュレーションを実行してください。

